



GRAMMATECH CodeSonar®

Automatisches Aufdecken
von Fehlern und Sicherheitslücken
durch Statische Code-Analyse





Firma

TPO

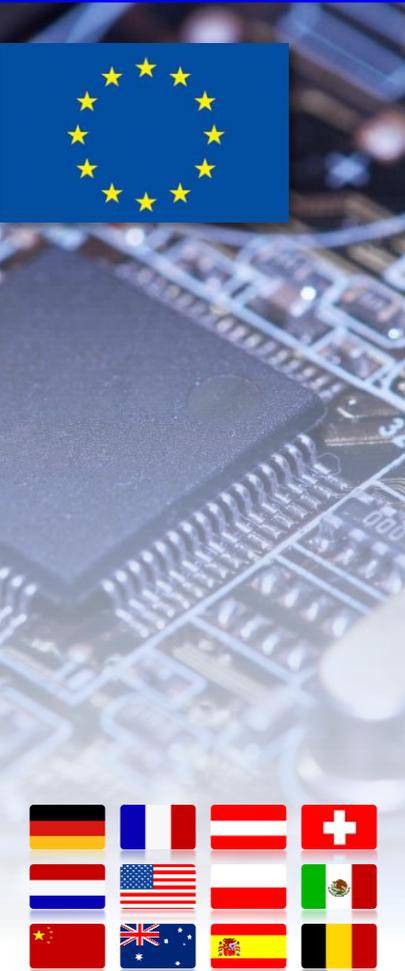
Verifysoft TECHNOLOGY

Technologiepark Offenburg
In der Spöck 10-12
77656 Offenburg, Germany

- ✓ Phone: +49 781 127 8118-0 (Deutschland)
- ✓ Phone: +33 3 68 33 58 84 (Frankreich)
- ✓ Fax: +49 781 63 920-29
- ✓ Email: info@verifysoft.com

www.verifysoft.com





Einige Informationen über uns:

- ✓ gegründet 2003
- ✓ Sitz: *TechnologiePark Offenburg* (Deutschland)
- ✓ über 300 Kunden in Europa (Stand: 2013)
- ✓ Distribution, Beratung und Support
Software-Test- und -Analysetools
- ✓ Distributor für GrammaTech im deutschsprachigen Raum
- ✓ Entwicklung von Software-Testtools
- ✓ Seminare und Trainings



Kunden in folgenden Branchen:

- ✓ Luft- und Raumfahrt
- ✓ Automotive
- ✓ Medizintechnik
- ✓ Automation
- ✓ Transport
- ✓ Energie

... und weiteren sicherheitskritischen Bereichen mit hohen Qualitätsanforderungen



Testwell

Tampere (Finnland)

CONFORMIQ

Espoo (Finnland) / Saratoga (USA)

 **GRAMMATECH**

Ithaca/New York (USA)

 software diagnostics

Potsdam (Deutschland)

 Spirula

Paris (Frankreich)

elVior

Tallinn (Estland)

QMETRY

Santa Clara (USA)



Verifysoft-Kunden





Hauptkompetenzen

Statische Code Analyse von Quellcode und Binärys

Gründer und Mannschaft

- ✓ gegründet 1988
- ✓ Tim Teitelbaum, CEO (ehem. Professor, Cornell University)
- ✓ Tom Reps (Professor, Univ. Wisconsin-Madison)
- ✓ über 50 Mitarbeiter (16 promovierte Experten in der Programmanalyse)

Produkte und Dienstleistungen

- ✓ CodeSonar (statisches Codeanalysetool)
- ✓ GrammaTech-Forschung

Firmensitz, R&D

Ithaca (Bundesstaat New York, USA)



GrammaTech-Forschung Kunden



Intelligence Advanced Research
Projects Activity (IARPA)



National Institute of Standards and
Technology (NIST)



Department of Homeland Security



Missile Defense Agency (MDA)



Defense Advanced Research
Projects Agency (DARPA)



United States Air Force (USAF)



U.S. Navy: ONR, NAVSEA,
SPAWAR, NAVAIR



National Science Foundation (NSF)



National Aeronautics and Space
Administration (NASA)



United States Army





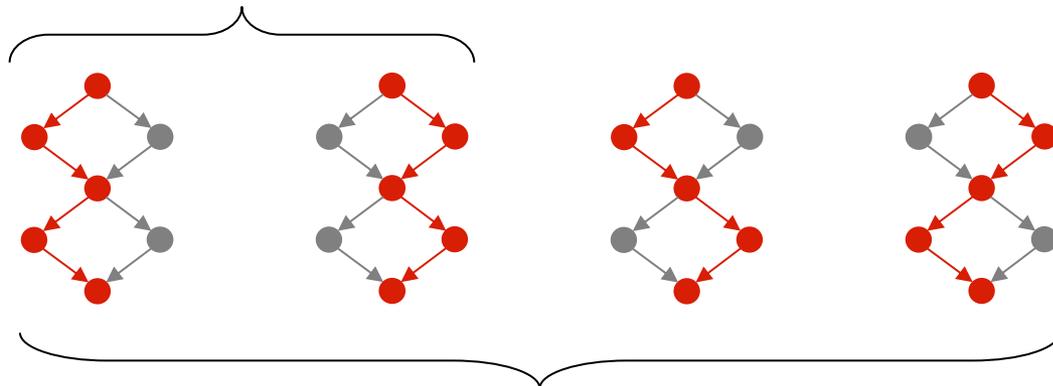
Warum statische Code Analyse?



Herkömmliches Testen (dynamische Analyse) ist notwendig, ABER

- ✓ nur so gut wie die Testfälle
- ✓ es ist sehr schwierig alle Pfade durch dynamische Analyse in beschränkter Zeit zu testen

100% Statement Coverage

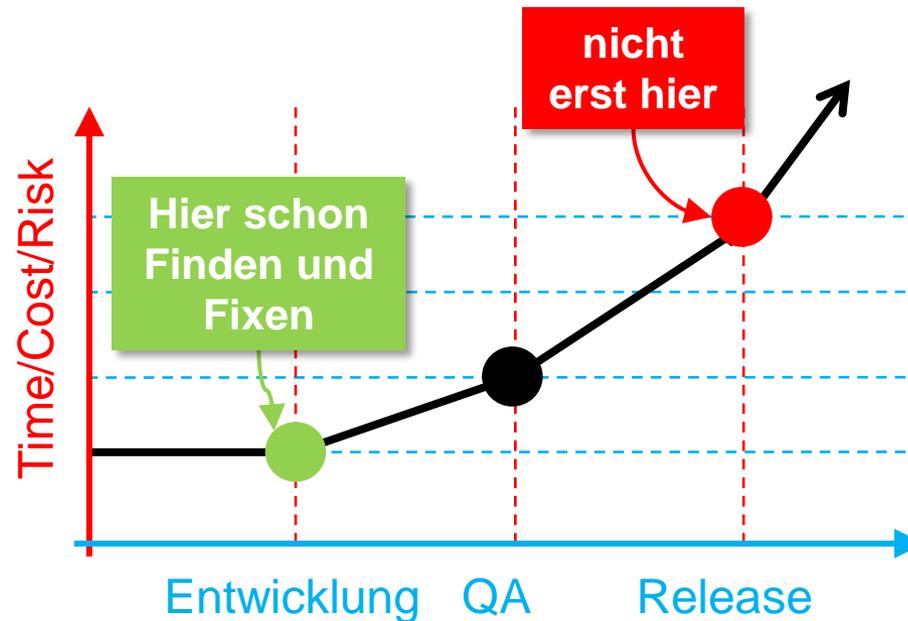


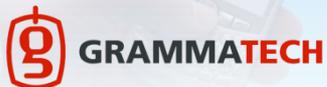
100% Zweigabdeckung



Development-Testing

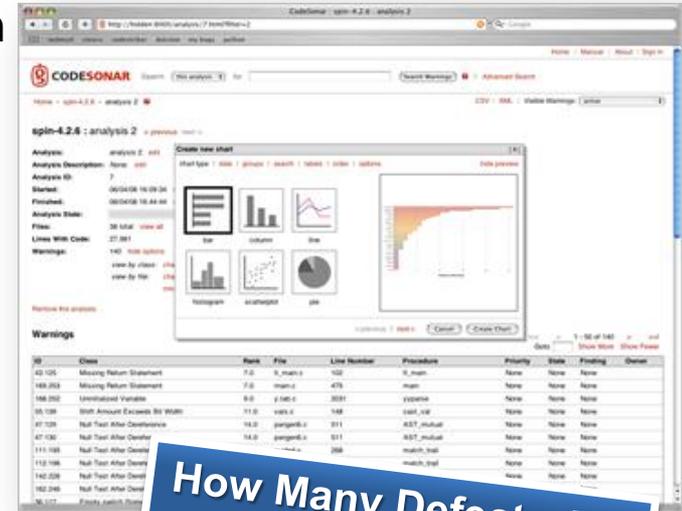
- ✓ durch den Entwickler schon früh im Entwicklungsprozess
- ✓ je **früher** ein Fehler gefunden wird, desto **kostengünstiger** ist er zu beheben!





Code Sonar® Static Code Analysis

- ✓ Deckt im Vergleich zu anderen statischen Analysetools doppelt so viele **kritische Fehler** auf
- ✓ Verbessert die Sicherheit (Sicherheits-Checker)
- ✓ Nutzt eine fortschrittlichen Analyse-Algorithmus
- ✓ Unterstützt personalisierte Checks
- ✓ Liefert Architekturanalyse



How Many Defects Are In Your Code?

Get Code Sonar® as
FREE TRIAL



Betrachtet die Software als Ganzes (übergreifende Analyse)

- ✓ Flow-basierte Analyse von einzelnen Komponenten bzw. des Gesamtprogramms
- ✓ Aufdecken von schwer wiegenden Fehlern und Sicherheitslücken (die zu Abstürzen, Datenverlust und Datenkorruption führen können)

Einfach zu nutzen und erweiterbar

- ✓ arbeitet mit dem bestehenden Build-System / keine Codeänderungen erforderlich
- ✓ Browser-basierte Ausgaben erhöhen die Produktivität
- ✓ weitere Modelle und Checker können hinzugefügt werden

Ergebnis-Datenbank

- ✓ Nutzer kann Warnungen kommentieren
- ✓ Ergebnisse und Kommentare bleiben über verschiedene Builds erhalten



Checker für folgende Defekte

- ✓ Buffer Overrun
- ✓ Null-Pointer Dereference
- ✓ Divide by Zero
- ✓ Uninitialized Variable
- ✓ Data Race
- ✓ Deadlock
- ✓ Free Non-Heap Variable
- ✓ Use After Free
- ✓ Double Free/Close
- ✓ Free Null Pointer
- ✓ Format String Vulnerability
- ✓ Race Conditions
- ✓ Unreachable Code
- ✓ Memory/Resource Leak
- ✓ Return Pointer to Local
- ✓ Mismatched Array New/Delete
- ✓ Race Conditions
- ✓ Unreachable Code
- ✓ Memory/Resource Leak
- ✓ Return Pointer to Local
- ✓ Mismatched Array New/Delete
- ✓ Invalid Parameter
- ✓ Missing Return Statement
- ✓ Dangerous Cast
- ✓ Inconsistent form
- ✓ User-Defined Checks
- ✓ Process Starvation
- ✓ Type Overrun
- ✓ Type Underrun
- ✓ Delete Object Created by malloc



weitere Checker

- ✓ Delete Object Created by new[]
- ✓ Free Object Created by new[]
- ✓ Free Object Created by new
- ✓ Redundant Condition
- ✓ Unused Value
- ✓ Useless Assignment
- ✓ Varargs Function Cast
- ✓ Ignored Return Value
- ✓ Null Test After Dereference
- ✓ Double Close
- ✓ TOCTTOU Vulnerability (time-of-check-to-time-of-use)
- ✓ Double Lock
- ✓ Double Unlock
- ✓ Try-lock that will never succeed
- ✓ Misuse of Memory Allocation
- ✓ Misuse of Memory Copying
- ✓ Misuse of Libraries
- ✓ Return Pointer to Free

und viele mehr...

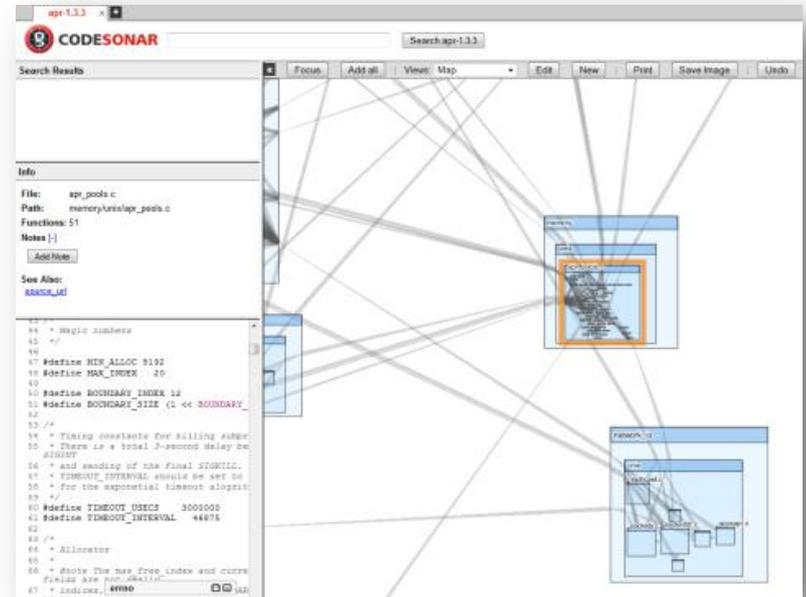
siehe www.verifysoft.com





Architektur-Visualisierung

- ✓ Optimiert die visuelle Inspektion und Analyse
- ✓ Zeigt Abhängigkeiten zwischen den verschiedenen Teilen Ihrer Software
- ✓ analysiert auch große Software > 10 Mio. LOC





Einfache Navigation

- ✓ zoomen, erweitern etc.
- ✓ auch für große Projekte mit mehreren Millionen Codezeilen

Darstellung der Daten in mehreren Schichten

- ✓ Details werden bei zoomen nach und nach angezeigt
- ✓ Details werden beim herauszoomen abstrakter
- ✓ Eine “Link-Bündlungs“-Option wandelt die “Unordnung” der zahlreichen Verbindungen in eine “High-Level“-Ansicht unter Beibehaltung des Informationsgehalts um.

Visualisierung von ausgewählten Objekten möglich

- ✓ Fokussierung auf beliebige Codeteile möglich
- ✓ unterdrückt Verbindungen, die momentan nicht relevant sind



Metric	Granularities		
	Project	File	Procedure
Basic Counting Metrics			
Blank Lines	X	X	X
Code Lines	X	X	X
Comment Lines	X	X	X
Include file instances	X	.	.
Lines with Code	X	X	X
Lines with Comments	X	X	X
Mixed Lines	X	X	X
Top-level file instances	X	.	.
Total Lines	X	X	X
User-defined functions	X	.	.
Cyclomatic Complexity and Variations			
Cyclomatic Complexity	vG	.	X
Essential Complexity	evG	.	X
Module Design Complexity	ivG	.	X
Integration Complexity	S1	X	.
Modified Cyclomatic Complexity	mvG	.	X



Halstead Metrics

Total Operators	N_1	.	.	X
Total Operands	N_2	.	.	X
Distinct Operators	n_1	.	.	X
Distinct Operands	n_2	.	.	X
Halstead Program Length	N	.	.	X
Halstead Program Volume	V	.	.	X
Halstead Program Level	L	.	.	X
Halstead Program Difficulty	D	.	.	X
Halstead Programming Effort	E	.	.	X
Halstead Programming Time	T	.	.	X
Halstead Intelligent Content	I	.	.	X





MISRA-C 2004 und MISRA-C++ 2008

Built-in-Support für folgende Regeln:

- ✓ 1.2
 - ✓ 6.3
 - ✓ 8.7 and 8.10
 - ✓ 9.3
 - ✓ 11.1
 - ✓ 13.1
 - ✓ 14.4
 - ✓ 16.2 and 16.10
 - ✓ 17.5
 - ✓ 19.1, 19.5, 19.6 and 19.7
 - ✓ 20.3 and 20.4
 - ✓ 21.1
- und andere...



Sicherheitsüberprüfungen

Common Weakness Enumeration (CWE) kompatibel

Untertützung von

- ✓ “Build Security In” (BSI)
- ✓ Power of Ten - Rules
- ✓ JPL Rules (NASA Jet Propulsion Laboratory)



Fallstudie: zurückgerufenes Medizingerät

Software Forensics Lab der FDA

- ✓ 200.000 Codezeilen
- ✓ Nach Problemen beim Einsatz des Medizingerätes hat die FDA eine Untersuchung angeordnet, während der der Hersteller den gesamten Quellcode offenlegen musste
- ✓ Zum Aufdecken der Fehler hat die FDA statische Codeanalyse genutzt

Ergebnisse

- ✓ 127 schwere Probleme wurden aufgedeckt

"Flaws in medical coding can kill", Jonathan D. Rockoff, Baltimore Sun, June 30 2008, <http://www.baltimoresun.com/news/health/bal-te.fda30jun30,0,912831.story>.
"Using Static Analysis to Evaluate Software in Medical Devices", Raoul Jetley and Paul Anderson, Embedded Systems Design, April 2008, Volume 21, Number 4, pp 40-44, TechInsights, <http://www.embedded.com/design/207000574>.



Fallstudie: Mars Rover

- ✓ NASA JPL Mars Curiosity Rover
- ✓ 2,7 Meter lang, 900 kg

Elektronisches Modul des Rovers

- ✓ RAD750 CPU, 256 kB of EEPROM, 256 MB of DRAM
- ✓ 2 GB Flash-Memory
- ✓ VxWorks multi-tasking RTOS
- ✓ 2 Millionen Codezeilen

Ergebnis: NASA/JPL beschloss GrammTech CodeSonar® zur Softwareanalyse und Unterstützung des “Power of Ten Coding Standards” einzusetzen





Fallstudie: Satelliten-Bodenstation

- ✓ NASA Tracking and Data Relay Satellite System (TDRSS)
- ✓ 9 Satellites und 3 Bodenstationen
- ✓ Ziel 99.9%-ige Verfügbarkeit bei Unterstützung des Starts und der Kommunikation in der Umlaufbahn

Ergebnis:

CodeSonar wurde zur Vermeidung von Softwarefehlern eingesetzt



Weitere Fallstudien auf www.verifysoft.com

GammaTech CodeSonar®: Fallstudien



- [NASA: Mars Rover Searches for Signs of Life with the Help of CodeSonar](#)
- [GammaTech Helps BCA Ensure Reliability of Life-Saving Mobile App](#)
- [FDA Uses GammaTech to Analyze Recalled Medical Devices](#)
- [NASA Uses GammaTech to Increase Satellite Uptime](#)
- [Boston Scientific Streamlines Analysis of Medical Device Software](#)
- [CodeSonar Helps Vivante Deliver Reliable GPU Cores On Time](#)
- [Critical Link: GammaTech Ensures High Reliability of DSP Software](#)
- [CodeSonar Helps Harvard Apparatus Tackle the Medical Device Market](#)
- [CodeSonar Streamlines Certification of High-Security Devices](#)

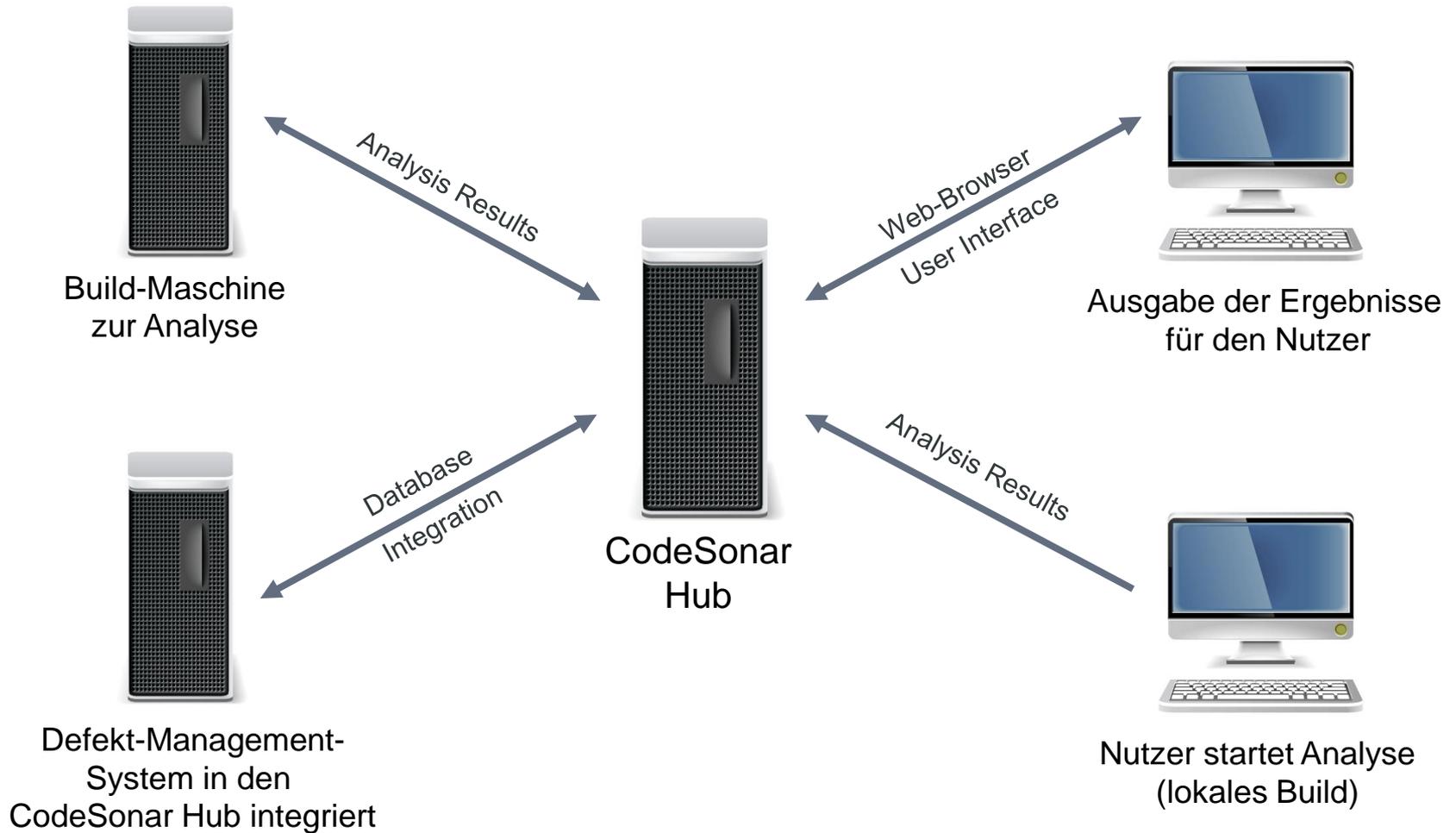


CodeSonar® Demo

Evaluation verfügbar – überzeugen Sie sich von der Leistungsfähigkeit des Tools an Ihrer eigenen Software

The screenshot displays the CodeSonar web interface. On the left, a call graph for the file 'mkpar.c' is shown, with nodes representing functions like 'free_parser', 'make_parser', and 'parse_actions'. On the right, a 'Warnings' window is open, showing a table of detected issues. Below the table, a 'Warnings' section lists various error types such as 'Missing Return Statement', 'Unused Variable', and 'Null-Terminator', along with their file names and line numbers.

ID	Class	Rank	File	Line Number	Procedure	Priority	State	Fixing	Owner
43125	Missing Return Statement	7.0	s_main.c	102	s_main	None	None	None	
189253	Missing Return Statement	7.0	main.c	476	main	None	None	None	
188252	Unused Variable	8.0	y_hdi.c	3091	yspsh	None	None	None	
55138	Stack Amount Exceeds Bit Width	11.0	vns.c	148	vns_vf	None	None	None	
47128	Null-Terminator After Conditional	14.0	pargen.c	311	AST_mutat	None	None	None	
47130	Null-Terminator After Conditional	14.0	pargen.c	311	AST_mutat	None	None	None	
111149	Null-Terminator After Conditional	14.0	gubed.c	266	match_stat	None	None	None	
112146	Null-Terminator After Conditional	14.0	gubed.c	266	match_stat	None	None	None	
142239	Null-Terminator After Conditional	14.0	schtd.c	521	schtd	None	None	None	
162240	Null-Terminator After Conditional	14.0	spn.c	1024	spn_vfns	None	None	None	
56117	Stacky Switch Statement	15.0	s_hdi.c	1776	subhdiat	None	None	None	





Vielen Dank

Verifysoft TECHNOLOGY

Technologiepark Offenburg
In der Spöck 10-12
77656 Offenburg, Germany

- ✓ Phone: +49 781 127 8118-0 (Deutschland)
- ✓ Phone: +33 3 68 33 58 84 (Frankreich)
- ✓ Fax: +49 781 63 920-29
- ✓ Email: info@verifysoft.com

www.verifysoft.com

